**Rezultati laboratorijske vežbe 2 (snimanje signala osciloskopom)**

|  |  |
| --- | --- |
| F0019TEK.BMPSlika 1 - Stanje izlaza komparatora 1 - SET (Ch2) i stanje izlaza komparatora 2 - RESET (Ch2) | F0017TEK.BMPSlika 2 - Signal merene izlazne struje invertora sa strujnog senzora (Ch1) i stanje izlaza komparatora 1 – SET (Ch2) |
| F0018TEK.BMPSlika 3 - Signal merene izlazne struje invertora sa strujnog senzora (Ch1) i stanje izlaza komparatora 2 – RESET (Ch2) | F0015TEK.BMPSlika 4 - Signal merene izlazne struje invertora sa strujnog senzora (Ch1) i signal merenog napona mreže koji se dovodi na A/D konvertor mikrokontrolera (Ch2) pri fsw = 15 kHz |
| F0014TEK.BMPSlika 5 – Signal merene izlazne struje invertora sa strujnog senzora (Ch1) i signal merenog napona mreže koji se dovodi na A/D konvertor mikrokontrolera (Ch2); ∆I = ±0.586 A | F0016TEK.BMPSlika 6 – Signal znaka mrežnog napona (Ch1) i signal merenog napona mreže koji se dovodi na A/D konvertor mikrokontrolera (Ch2) |